Терещенко, С. Н.

Архитектура ЭВМ и систем : учеб. пособие / С. Н. Терещенко ; Новосиб. гос. ун-т экономики и управления. — 2-е изд., стер. — Новосибирск : НГУЭУ, 2017 — 283 с.

Оглавление

Предисловие	5
Глава 1. История вычислительной техники	7
1.1. Первые счетные системы	
1.2. Машина Чарльза Бэббиджа	
1.3. Механические и электромеханические вычислители .	17
1.4. Первое поколение ЭВМ	21
1.5. Второе поколение ЭВМ	27
1.6. Третье поколение ЭВМ	31
1.7. Четвертое поколение ЭВМ	32
1.8. Пятое поколение ЭВМ	34
Контрольные вопросы	39
Глава 2. Микропроцессор	40
2.1. Структура микропроцессора	40
2.2. Элементная база микропроцессора	
2.3. История разработки микропроцессора	64
2.4. Архитектура микропроцессоров и ЭВМ	74
Контрольные вопросы	110
Глава 3. Производство микропроцессоров	111
3.1. Технология изготовления транзисторов	111
3.2. Технология изготовления микросхем	
3.3. Обзор компании Intel	130
3.4 Обзор компании АМО	138
Контрольные вопросы	144
Глава 4. Организация памяти	145
4.1. Адресация памяти	145
4.2. Классификация и иерархия памяти	
4.3. Регистровая, стековая и кэш памяти	
4.4. Оперативная память	
4.5. Постоянная память	196
Контрольные вопросы	212

Глава 5. Интерфейсы	213
5.1. Понятие интерфейса	213
5.2. Интерфейсы ISA, PCI, AGP	221
5.3. Интерфейсы HyperTransport, USB, Fire Wire	231
Контрольные вопросы	
Глава 6. Система прерываний	241
6.1. Понятие системы прерывания	241
6.2. Маскирование прерываний	
6.3. Функции арбитра	255
Контрольные вопросы	258
Глава 7. Операционные системы и режимы работы Э.	3M 259
7.1. Понятие операционной системы	259
7.2. Режимы работы ЭВМ	262
Контрольные вопросы	
Глава 8. Организация вычислительных сетей	266
8.1. Основы организации вычислительных сетей	266
8.2. Модель OSI	
Контрольные вопросы	281
Литература	282